## PATENT ABSTRACTS OF JAPAN

(11)Publication number:

2002-237484

(43)Date of publication of application: 23.08.2002

(51)Int.CI.

H01L 21/3065 C23F 4/00

(21)Application number: 2001-031556

(71)Applicant : NEC CORP

(22)Date of filing:

07.02.2001

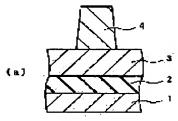
(72)Inventor: OIKAWA YOICHI

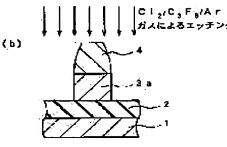
## (54) METHOD OF ETCHING Au FILM

## (57)Abstract:

PROBLEM TO BE SOLVED: To provide a method of etching an Au film which raises the selection ratio of etching of the Au film to a photoresist while leaving the reactivity of the Au film with Au.

SOLUTION: In the method of etching the Au film, an insulating film 2 is formed on a semiconductor substrate 1 and the Au film 3 is formed on the film 2 by means of a sputtering method or plating method. After the photoresist 4 is formed on the film 3, the photoresist 4 is patterned into a form of a wiring by photolithography. After that, the mixture of a Cl2 gas and C3F8 gas with an Ar gas (Cl2/C3F8/Ar gases) is used by a two-frequency RIE method or ICP type RIE method, the film 3 is dryetched using the resist 4 as a mask and an Au wiring 3a is formed.





1 : 半導体基板

2:她像周

3 ; A U ...

3 = ; A J E

4:フォトレジスト

## **LEGAL STATUS**

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19)日本国特許庁 (JP)

# (12) 公開特許公報(A)

(11)特許出顧公開番号 特開2002-237484 (P2002-237484A)

(43)公開日 平成14年8月23日(2002.8.23)

(51) Int.Cl.7

識別記号

FΙ

テーマコード(参考)

HO1L 21/3065

C 2 3 F 4/00

C23F 4/00

A 4K057

H01L 21/302

F 5F004

## 審査請求 未請求 請求項の数5 OL (全 5 頁)

(21)出魔番号

(22)出願日

特願2001-31556(P2001-31556)

平成13年2月7日(2001.2.7)

(71)出願人 000004237

日本電気株式会社

東京都港区芝五丁目7番1号

(72)発明者 及川 洋一

東京都港区芝五丁目7番1号 日本電気株

式会社内

(74)代理人 100090158

弁理士 藤巻 正憲

Fターム(参考) 4K057 DA11 DA18 DB01 DB20 DD01

DD05 DE01 DE06 DE07 DE14

DN02

5F004 AA05 BA20 DA00 DA02 DA03

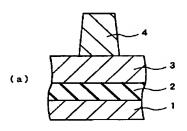
DA04 DA23 DB08 EB02

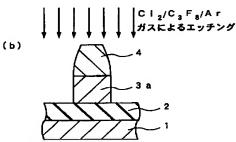
## (54) 【発明の名称】 Au膜のエッチング方法

## (57)【要約】

【課題】 A u との反応性を残しつつ、レジストとのエッチング選択比を向上させた A u 膜のエッチング方法を提供する。

【解決手段】 半導体基板1上に絶縁膜2を形成し、絶縁膜2上にスパッタリング又はメッキ法によりAu膜3を形成する。Au膜3上にフォトレジスト4を形成した後、フォトリソグラフィにより配線形状にパターニングする。その後、2周波RIE又はICP方式のRIEにより、CI2ガス、C3F8ガス及びArガス(CI2/C3F8/Ar)の混合ガスを使用し、レジスト4をマスクとして、Au膜3をドライエッチングし、Au配線3aを形成する。





1;半導体基板

2 ;絶縁展

3;Au展

3 a ; A u 配線

4:フォトレジスト

#### 【特許請求の範囲】

【請求項1】 Au膜上に設けたレジストをマスクとして、前記 <math>Au膜をエッチングする際に、CI2ガスとCxFyガス(但し、xは2以上)と <math>Arガスとの混合ガスを使用してエッチングすることを特徴とする <math>Au膜のエッチング方法。

【請求項2】 前記 $C_x F_y$ ガスは、 $C_2 F_6$ ガス又は  $C_3 F_8$ ガスであることを特徴とする請求項1 に記載の  $A \cup \mathbb{R}$  収 膜のエッチング方法。

【請求項3】  $C_X F_y$ ガスの( $C_X F_y + C I_2$ )ガスに対する流量割合は、20乃至80%であることを特徴とする請求項1又は2に記載の $A_U$ 膜のエッチング方法

【請求項5】 前記Au膜のエッチングは、ICP方式のRIE又は2周波RIEの装置によりドライエッチングすることを特徴とする請求項1乃至4のいずれか1項に記載のAu膜のエッチング方法。

#### 【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、金属配線等に使用される A u 膜をエッチングする方法に関し、特に、レジストとのエッチング選択比が高い A u 膜のエッチング方法に関する。

[0002]

【従来の技術】従来、半導体装置の配線にはアルミニウ ム材(アルミニウム又はアルミニウム合金)が主に使用 されているが、配線を流れる信号の高周波数化及び配線 の高集積化が進むにつれて、金属配線の抵抗による遅延 並びにストレスマイグレーション及びエレクトロマイグ レーションによる劣化が問題となってきた。このため、 配線抵抗が低く、両マイグレーションに対する耐性が優 れた金(Au)及び白金(Pt)等の貴金属材料が超高 周波用半導体装置のゲート電極及び配線用の材料として 使用されている。例えば、化合物半導体装置のゲート電 極には、チタン(Ti)/Au、Ti/Pt/Au、タ ングステンシリサイド(WSi)/窒化チタン(Ti N) / Pt/Au又はモリブデン(Mo)/窒化チタン (TiN)/Pt/Au等の積層膜が使用されている。 なお、例えば、Ti/Pt/Auとは、Ti層と、Pt 層と、Au層との積層膜をいう。

【0003】次に、Au膜を配線形状にパターニング加工する従来の方法について説明する。図3(a)及び(b)は、従来のAu膜のパターニング加工方法(従来例1)を工程順に示す断面図である。図3(a)に示すように、半導体基板1上に絶縁膜2が形成されており、この絶縁膜2上にAu配線層を形成する場合は、先ず、

A u 膜 3 をスパッタリング又はメッキ法により全面に形成した後、A u 膜 3 上に、配線形状のフォトレジスト 4 のパターンをフォトリソグラフィにより形成する。

【0004】次に、図3(b)に示すように、イオンミリング装置により、Arガスを使用し、フォトレジスト4をマスクとして、Au膜3をエッチングする。これにより、Au配線3aが加工される。なお、この従来例1においては、エッチング残渣5が、Au配線3a上のフォトレジスト4の側壁に再付着しやすい。

【0005】図4(a)、(b)は、特公平6-82640号公報に記載された従来のAu層のドライエッチング方法(従来例2)を工程順に示す断面図である。先ず、図4(a)に示すように、半導体基板1上の絶縁膜2上にスパッタリング又はメッキ法によりAu膜3を形成し、配線パターンのフォトレジスト4を形成する。

【0006】その後、図4(b)に示すように、反応性イオンエッチング装置により、 $C I_2$ 、 $SiCI_4$ 、 $CCI_4$ 、 $CCI_4$ 、 $CCI_5$ 3等の塩素系ガスを含むガスを使用して、フォトレジスト4をマスクとしてAu膜3をエッチングし、Au配線3aを形成する。【0007】

【発明が解決しようとする課題】しかしながら、これらの従来の技術はいずれも以下に示す欠点を有する。先ず、従来例1でエッチングに使用されるArガスは、レジスト4との間のエッチング選択比が高い(3以上)ものの、反応性がないために、エッチング残渣5がレジスト4の側壁に再付着し、この再付着が配線間のショート又はリークを引き起こすという問題点がある。即ち、Arガスは不活性ガスであるため、ミリングされたAuが揮発せずに再スパッタされてレジスト4の側壁に再付着しやすい。

【0008】一方、従来例2のように、CI2、SiCI4からなる塩素系ガスを使用してAu膜3をエッチングした場合は、反応性が生じて、レジスト側壁への再付着が低減し、エッチングレートが向上するという効果があるが、従来例2においては、CI2、SiCI4ガスがレジストとの反応が強いために、レジスト4とのエッチング選択比が激減し、Au配線3aの加工精度が劣るという問題点がある。即ち、従来例2において、図4(b)に示すように、CI2ガス等の塩素系ガスによりレジスト4をマスクとしてAu膜3をエッチングすると、Auのエッチング選択比が低いために、マスクのレ

レジスト4をマスクとしてA u 膜3をエッチングすると、A u のエッチング選択比が低いために、マスクのレジスト4もエッチングされてその幅が狭くなり、エッチング後のA u 配線3 a において、その上部肩部がエッチングされて、A u 配線3 a は所望の矩形断面形状を保持できない。

【0009】また、CCI4、CCI2F2、CCIF3等のフロン系ガスはオゾン層を破壊するという環境上の問題から、その使用が禁止又は削減されている。

【0010】本発明はかかる問題点に鑑みてなされたも

のであって、Auとの反応性を残しつつ、レジストとのエッチング選択比を向上させたAu膜のエッチング方法を提供することを目的とする。

#### [0011]

【課題を解決するための手段】本発明に係る半導体装置の製造方法は、A u 膜上に設けたレジストをマスクとして、前記 A u 膜をエッチングする際に、C I 2 ガスと C x F y ガス(但し、x は 2 以上)と A r ガスとの混合ガスを使用してエッチングすることを特徴とする。

【0012】本発明においては、レジストをマスクとしてAu膜をエッチングする際に、例えば、CI2ガスとC3F8ガスとArガスとの混合ガス等のように、CI2ガスとCxFyガスとArガスとの混合ガスを使用してエッチングする。これにより、レジストに対するAuのエッチング選択比を高めることができ、レジストのエッチングが回避されて、所望の断面形状のAu配線等を得ることができ、Au膜の加工精度を著しく高めることができる。

#### [0013]

【発明の実施の形態】以下、本発明の実施例に係るA u 膜のエッチング方法について添付の図面を参照して詳細に説明する。図1(a)、(b)は、本発明の実施例に係るA u 膜のエッチング方法を工程順に示す断面図である。

【0014】図1(a)に示すように、半導体基板1上に絶縁膜2を形成し、絶縁膜2上にスパッタリング又はメッキ法によりAu膜3を形成する。そして、Au膜3上に、フォトレジスト4を形成した後、このフォトレジスト4をフォトリソグラフィにより配線形状にパターニングする。

【0015】次に、図1(b)に示すように、2周波R IE(2周波励起型の反応性イオンエッチング装置)又はICP(Inductively Coupled Plasma:容量結合プラズマ)方式のRIEにより、CI2ガス、C3F8ガス及びArガス(CI2/C3F8/Ar)の混合ガスを使用し、レジスト4をマスクとして、Au膜3をドライエッチングし、Au配線3aを形成する。

【0016】図2は、横軸にC3F8ガスの(C3F8+C12)ガスに対する流量割合をとり、縦軸にAuのPR(但し、PRはフォトレジスト)に対するエッチング選択比(Au/PR)と、Au膜のエッチングレートとをとって、3者の関係を示すグラフ図である。なお、Arガスの流量は一定である。この図2に示すデータは、Au膜3を、ICPにて、圧力=0.3Pa、ソースパワー=900W、バイアスパワー=400W、C12流量+C3F8流量=40sccm、Ar流量=60sccmの各条件でドライエッチングした場合のものである。

【0017】このときのエッチング特性は、図2に示すように、Cl2+Arガス中のC3F8ガスの割合が高

くなるにつれて、Au及びPR(フォトレジスト)のエッチングレートが低下していくものであるが、C3F8ガスの増大と共にPRのエッチングレートの低下が著しく、Auのエッチングレートの低下は少ない。このため、レジストに対するAu膜のエッチング選択比は、C3F8ガスの増加と共に上昇し、C3F8ガスがC3F8+CI2ガスの20%以上となると、AuのPRに対するエッチング選択比が1.5以上となり、十分に高いエッチング選択比が得られる。このように、CI2+ArガスにC3F8ガスを添加していくことにより、レジストに対するAu膜のエッチング選択比が向上している。

【0018】PRに対するAuのエッチング選択比を 1. 5以上と十分に高くするためには、С3F8+C1 2ガスに対するC3F8ガスの比率は、20%以上であ ることが好ましい。また、C3F8ガスを添加していく ことにより、エッチング選択比の向上がみられるが、A uのエッチングレートが低下していくため、C3F8+ CI2ガスに対するC3F8ガスの比率は80%以下が 望ましい。このため、C3F8ガスの割合は、CI2ガ スとC3F8ガスの合計の20%以上80%以下が望ま しく、C3F8ガスの流量はArガスを含めた全体のガ ス流量の1%以上50%以下が望ましい。また、必然的 に、CI2ガスの比率は、CI2ガスとC3F8ガスの 合計の20%以上80%以下が望ましく、全ガス流量の 1%以上50%以下が望ましい。CI2ガスの流量割合 が多い場合は、Auのエッチングレートが高くなるもの の、Auのレジストに対するエッチング選択比が低下し ていくため、上述の範囲が望ましい。

【0019】従来、Au膜をエッチングする際、Arガス又は塩素系ガス(例えば、Cl2/Arガス等)が使用されていた。しかし、前述のごとく、Arガスでは、レジストとの選択比が高い(3以上)ものの、反応性がないために、レジスト側壁へのAuの再付着が生じるという問題点がある。一方、塩素系ガスを使用すると、反応性が生じて、側壁の再付着が低減し、Auのエッチングレートが向上するという効果があるが、Auとレジストとのエッチング選択比が激減するという問題点がある。

【0020】これに対し、本実施例においては、CI2 /Arガス系にC3F8ガスを添加することにより、図 2に示すように、レジストに対するAuのエッチング選 択比を向上させることができる。これは、C3F8ガス の添加により、カーボンによるデポジションがレジスト 上に形成され、レジストのエッチングレートがAuに比 して著しく低下し、レジストに対するAuのエッチング 選択比が向上したものと考えられる。

【0021】なお、上述の実施例では、 $CI_2/C_3F_8/Ar$ 混合ガスを使用したが、 $CI_2/C_2F_6/Ar$ 混合ガスを使用しても同様の効果が得られる。但し、

CI2/CF4/Ar混合ガスでは、CF4ガスを添加 していっても、Auのレジストに対する選択比は向上し なかった。このことから、CI2/Arガスに添加する CxFyガスは、xが2以上の組成のものを使用する必 要がある。これにより、Сх Гуガスの添加によるエッ チング選択比の高いAuのエッチングが可能となる。

## [0022]

【発明の効果】以上詳述したように本発明によれば、レ ジストをマスクとして、 $Au E C I 2/C_x F_y/Ar$ 混合ガスを使用してエッチングすることにより、レジス トに対する選択比が高いAuのエッチングが可能とな る。

### 【図面の簡単な説明】

【図1】(a)、(b)は、本発明の実施例に係るAu 膜のエッチング方法を工程順に示す断面図である。

【図2】Au及びフォトレジストのエッチングレート及 びエッチング選択比と、C3F8/(C3F8+C 12)との関係を示すグラフ図である。

【図3】 (a)、(b) は、従来例1 におけるA u 膜の エッチング方法を工程順に示す断面図である。

【図4】 (a)、(b)は、従来例2におけるAu膜の エッチング方法を工程順に示す断面図である。

## 【符号の説明】

1:半導体基板

2: 絶縁膜

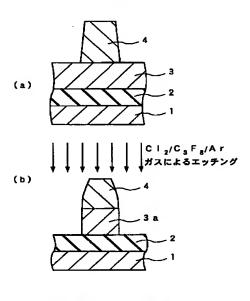
3:Au膜

3 a: A u 配線

4:フォトレジスト

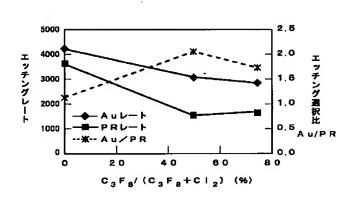
5:残渣

【図1】

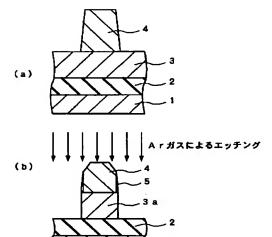


3 a; Au配線 4;フォトレジスト

【図2】





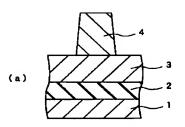


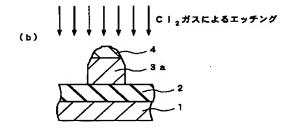
 1; 半導体基板
 2; 絶縁膜

 3; A u 膜
 3 a; A u 配線

 4; フォトレジスト
 5; 残渣

## 【図4】





1;半導件基板 3;Au膜

2;絶縁膜 3 a; A u 配線

4;フォトレジスト